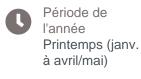


UE Système d'information numérique 2 - SIN401 -









> Langue(s) d'enseignement: Français

> Ouvert aux étudiants en échange: Oui

> Crédits ECTS Echange: 6.0

Présentation

Description

Programme:

- Architecture des composants en logique cablée (principalement FPGA)
- Langage VHDL pour la synthèse et la simulation
- Machines à états, structures et applications

Mise en œuvre:

- Travaux pratiques : Développement et analyse de quelques structures élémentaires en VHDL, validation en simulation et implémentation sur FPGA

Heures d'enseignement

UE Système d'information numérique 2 - TD

TD

40h

Période : Semestre 4





Infos pratiques

Lieu(x) ville

> Grenoble

Campus

> Grenoble - Domaine universitaire

