

# UE Introduction to Modeling and Verification of Digital Systems



Niveau d'étude  
Bac +4



ECTS  
3 crédits



Crédits ECTS  
Echange  
3.0



Composante  
UFR IM2AG  
(informatique,  
mathématiques  
et  
mathématiques  
appliquées)



Période de  
l'année  
Printemps (janv.  
à avril/mai)

- > **Langue(s) d'enseignement:** Anglais
- > **Méthodes d'enseignement:** En présence
- > **Forme d'enseignement :** Cours magistral
- > **Ouvert aux étudiants en échange:** Oui
- > **Crédits ECTS Echange:** 3.0
- > **Code d'export Apogée:** GBIN8U05
- > **Temps de travail personnel pour l'étudiant:** 30

## Présentation

### Description

This course gives an introduction to digital circuits modeling, design, and verification, and to the associated methods and tools (simulation, simulation with formal assertions, ASIC synthesis, FPGA synthesis).

Ce cours fournit une introduction à la modélisation, la conception et la vérification des circuits numériques, ainsi qu'aux méthodes et outils associés (simulation, simulation avec assertions formelles, synthèse ASIC, synthèse FPGA).

---

## Heures d'enseignement

|    |    |     |
|----|----|-----|
| CM | CM | 18h |
| TP | TP | 15h |

**Période** : Semestre 8

Évaluation initiale / Session principale - Épreuves

| Libellé | Nature de l'enseignement | Type d'évaluation | Nature de l'épreuve | Durée (en minutes) | Nombre d'épreuves | Coefficient de l'épreuve | Remarques |
|---------|--------------------------|-------------------|---------------------|--------------------|-------------------|--------------------------|-----------|
|         |                          |                   |                     | 120                |                   |                          |           |

---

## Infos pratiques

---

### Contacts

Responsable pédagogique

Laurence Pierre

✉ [laurence.pierre@univ-grenoble-alpes.fr](mailto:laurence.pierre@univ-grenoble-alpes.fr)

---

### Lieu(x) ville

> Grenoble

---

### Campus

> Grenoble - Domaine universitaire