

Electronique numérique / Digital etectronics



- > Langue(s) d'enseignement: Français
- > Ouvert aux étudiants en échange: Oui
- Code d'export Apogée: KAII6M09

Présentation

Description

- Analyser et concevoir des circuits numériques (combinatoires ou séquentiels) simples.
- Comprendre et évaluer les limites des circuits numériques.
- Analyze and design simple digital circuits (combinatorial or sequential).
- Understand and evaluate the limitations of digital circuits
- 1 Systèmes de numération et codes
- 2 Algèbre booléenne et portes logiques
- 3 Circuits combinatoires
- 4 Circuits séquentiels
- 5 Mémoires





- 6 Famille de circuits intégrés logiques
- 1 Digital number system
- 2 Boolean algebra and logic gates
- 3 Combinational circuits
- 4 Sequential circuits
- 5 Memories
- 6 Digital logic families

Objectifs

Heures d'enseignement

Electronique numérique / Digital etectronics - CMTD

Cours magistral - Travaux dirigés

30h

Pré-requis recommandés

Cours d'électronique analogique.

Analog electronics course.

Période : Semestre 6

Évaluation initiale / Session principale - Épreuves

Libellé	Nature de l'enseignem	Type entd'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Remarques
						30/100	

Bibliographie





- Floyd T., Systèmes numériques : Concepts et applications
- -Tocci R.J., Circuits numériques : Théorie et applications

Infos pratiques

Lieu(x) ville

> Grenoble

Campus

> Grenoble - Saint-Martin d'Hères

