

# UE Introduction to modeling and verification of digital systems



Level  
Baccalaureate  
+4



ECTS  
3 credits



Component  
UFR IM2AG  
(informatique,  
mathématiques  
et  
mathématiques  
appliquées)



Semester  
Printemps

- > **Teaching language(s):** English
- > **Teaching method:** In person
- > **Teaching type:** Lectures
- > **Open to exchange students:** Yes
- > **Code d'export Apogée:** GBIN8U05
- > **Personal working time for the student:** 30

## Presentation

### Description

This course gives an introduction to digital circuits modeling, design, and verification, and to the associated methods and tools (simulation, simulation with formal assertions, ASIC synthesis, FPGA synthesis).

Ce cours fournit une introduction à la modélisation, la conception et la vérification des circuits numériques, ainsi qu'aux méthodes et outils associés (simulation, simulation avec assertions formelles, synthèse ASIC, synthèse FPGA).

### Course parts

CM	Lectures (CM)	18h
TP	Practical work (TP)	15h

Period : Semester 8

## Évaluation initiale / Session principale - Épreuves

Libellé	Nature de l'enseignement	Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Remarques
				120			

## Useful info

### Contacts

Program director

Laurence Pierre

✉ [laurence.pierre@univ-grenoble-alpes.fr](mailto:laurence.pierre@univ-grenoble-alpes.fr)

### Place

› [Grenoble](#)

### Campus

› [Grenoble - University campus](#)