

UE Conception de systèmes sur puce



Niveau d'étude
Bac +5



ECTS
3 crédits



Composante
UFR PhITEM
(physique,
ingénierie, terre,
environnement,
mécanique)



Période de
l'année
Automne (sept.
à dec./janv.)

- > **Langue(s) d'enseignement:** Français
- > **Ouvert aux étudiants en échange:** Oui
- > **Code d'export Apogée:** PAX9ISAE

Présentation

Description

Cette UE est composée d'un cours sur les méthodologies et outils de conception, d'un cours sur la spécification et preuve formelle et d'un cours sur le test des circuits.

Cours Méthodologies et outils de conception :

présenter les systèmes sur puce et les méthodes et outils utilisés pour construire un flot de conception de systèmes intégrés numériques complexes.

cours conception de circuits mixtes :

Comprendre les problématiques liées à l'intégration de circuits mixtes, notions sur les systèmes intégrés analogiques.

cours test de circuits :

Dans ce cours seront étudiées les méthodes et techniques de test des circuits numériques intégrés. L'accent est porté sur la conception en vue du test (DFT pour Design for Testability). Parmi ces techniques, sont abordées entre autres les notions de modèle de collage, scan, BIST logique et mémoire et JTAG.

Heures d'enseignement

UE Conception de systèmes sur puce - CM	CM	32h
UE Conception de systèmes sur puce - TP	TP	8h

Période : Semestre 9

Infos pratiques

Lieu(x) ville

› Grenoble

Campus

› Grenoble - Polygone scientifique