

Année de la Formation/Domaine/Mention : M2 ELECTRONIQUE, ENERGIE ELECTRIQUE, AUTOMATIQUE						Code Diplôme : PAMEEA1		Date approbation Conseil composante : 29/06/2023									
Parcours-type : MICROELECTRONIQUE INTEGRATION DES SYSTEMES TEMPS REELS EMBARQUES						Code VDI : 166		Date approbation CSPM : 06/07/2023									
Parcours pédagogique (le cas échéant) :						Code Etape : PAMZIS		N° de version dans l'accréditation : 3									
Responsable de la Formation : PERNOT Julien						Code VET : 210		Formation Initiale/Formation Contin Présentiel									
Responsable de l'Année : Olivier ROSSETTO						CONTRÔLE DES CONNAISSANCES ET COMPETENCES								NOMBRE D'HEURES			
Intitulés des UE et/ou des Blocs de Connaissances et de Compétences (le cas échéant, les intitulés des EC et des matières sous les UE)	Cours mutualisés (le cas échéant)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	1ère session				Session de rattrapage				CM	TD	CM/TD	TP
						Contrôle Continu (CC)	Coef.(1) ou %	Examen Terminal (ET)	Coef. (2) ou %	Contrôle Continu: report	Coef. (1) ou %	Examen terminal	Coef. (2) ou %				
SEMESTRE 9																	
Systèmes matériel		PAX9ISAA	O	6	2												
Conception de systèmes numériques 1	Polyt. IESE5					ECrit rapport	0,15	ECrit	0,25	Oui	0,15	ECrit ou oral	0,25	8			12
Conception de systèmes numériques 2	Polyt. IESE5							ECrit	0,8			ECrit ou oral	0,8	16	12		
Modélisation des systèmes numériques (VHDL)	Polyt. IESE5					ECrit rapport	0,3	ECrit	0,5	Oui	0,3	ECrit ou oral	0,5	24			20
Informatique et réseau		PAX9ISAB	O	6	2												
Calcul embarqué						ECrit rapport	0,33	ECrit	0,67	Oui	0,33	ECrit ou oral	0,67	18			12
supervision réseau						ECrit rapport	0,33	ECrit	0,67	Oui	0,33	ECrit ou oral	0,67	12			12
Informatique et architecture		PAX9ISAD	O	6	2												
Architecture						ECrit et/ou Oral	1			Non		ECrit et/ou Oral	1	24	18		
systèmes temps réels						ECrit et/ou Oral	1			Non		ECrit et/ou Oral	1	21			28
9 ECTS au choix parmi :																	
Projet		PAX9ISAC	X	9	3	ECrit rapport + soutenance	3			Oui	3						
Projet parc. GS		PAX9ISAG	X	7	2	ECrit rapport + soutenance	2			Oui	2						
GS SUMMIT		PAX9ISAH	X	2	1	Selon les modalités de la composante porteuse de la GS SUMMIT											
3 ECTS à choisir parmi :																	
Conception de systèmes sur puce		PAX9ISAE	X	3	1												
Conception de circuits mixtes								ECrit	0,3			ECrit ou oral	0,3	12			
Méthodologie et outils								ECrit	0,35			ECrit ou oral	0,35	8			
Test						ECrit rapport	0,1	ECrit	0,25	Oui	0,1	ECrit ou oral	0,25	12			8
Traitement de l'information		PAX9ISAF	X	3	1												
Intelligence artificielle						ECrit rapport	0,15	ECrit	0,35	Oui	0,15	ECrit ou oral	0,35	8			12
Traitement d'images						ECrit rapport	0,15	ECrit	0,35	Oui	0,15	ECrit ou oral	0,35	8			12
Total ECTS / Semestre						30		Total Nbre d'heures						171,00	30,00	0,00	116,00

Commentaires :

En cas de circonstances exceptionnelles affectant le déroulement normal des examens, des adaptations des modalités d'évaluation pourront être mises en place après vote par les instances concernées

Année de la Formation/Domaine/Mention : M2 ELECTRONIQUE, ENERGIE ELECTRIQUE, AUTOMATIQUE Parcours-type : MICROELECTRONIQUE-INTEGRATION DES SYSTEMES TEMPS REELS EMBARQUES Parcours pédagogique (le cas échéant) : Responsable de la Formation : PERNOT Julien Responsable de l'Année : Olivier ROSSETTO						Code Diplôme PAMEEA1 Code VDI : 166 Code Etape PAM2IS Code VET : 210				Date approbation Conseil composante : 29/06/2023 Date approbation CSPM : 06/07/2023 N° de version dans l'accréditation : 3 Formation Initiale/For Présentiel											
Intitulé des UE et/ou des Blocs de Connaissances et de Compétences (le cas échéant, les intitulés des EC et des matières sous les UE)	Cours mutualisés (le cas échéant)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	CONTRÔLE DES CONNAISSANCES ET COMPETENCES								NOMBRE D'HEURES							
						1ère session				Session de rattrapage				CM	TD	CM/TD	TP				
						Contrôle Continu (CC)	Coef. (1) ou %	Examen Terminal (ET)	Coef. (2) ou %	Contrôle Continu: report	Coef. (1) ou %	Examen terminal	Coef. (2) ou %								
SEMESTRE 10																					
Connaissance de l'industrie microélectronique		PAXXISAA	O	3	1	Ecrit rapport	0,33	Ecrit	0,67	Oui	0,33	Ecrit	0,67	8				8			
Anglais*		UIWXPAN1	ETC	3		Selon les modalités du SDL															21
OU																					
Enseignement Transversal à Choix proposé par l'établissement**			ETC	3	1																
Stage		PAISXTAA	O	24	8	Ecrit et/ou Oral	8			Oui	8										
				Total ECTS / Semestre	30									Total Nbre d'heures	8,00	0,00	21,00	8,00			

Commentaires :

* Obligatoire si niveau inférieur à B2.

** Les MCC dépendent de l'ETC choisie.

En cas de circonstances exceptionnelles affectant le déroulement normal des examens, des adaptations des modalités d'évaluation pourront être mises en place après vote par les instances concernées