

Année de la Formation/Domaine/Mention : M1 ELECTRONIQUE, ENERGIE ELECTRIQUE, AUTOMATIQUE						Code Diplôme : PAMEEA1		Date approbation Conseil composante : 29/06/2023														
Parcours-type : MICROELECTRONIQUE-INTEGRATION DES SYSTEMES TEMPS REELS EMBARQUES						Code VDI : 112		Date approbation CSPM : 06/07/2023														
Parcours pédagogique (le cas échéant) :						Code Etape : PAM11S		N° de version dans l'accréditation : 3														
Responsable de la Formation : PERNOT Julien						Code VET : 221		Formation Initiale/Format Présentiel														
Responsable de l'Année : MEYER Cédric						CONTRÔLE DES CONNAISSANCES ET COMPETENCES								NOMBRE D'HEURES								
Intitulé des UE et/ou des Blocs de Connaissances et de Compétences (le cas échéant, les intitulés des EC et des matières sous les UE)	Cours mutualisés (le cas échéant)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	1ère session				Session de rattrapage				CM	TD	CM/TD	TP					
						Contrôle Continu (CC)	Coef.(1) ou %	Examen Terminal (ET)	Coef. (2) ou %	Contrôle Continu: report	Coef. (1) ou %	Examen terminal	Coef. (2) ou %									
SEMESTRE 7																						
Systèmes embarqués et applications	CSEE	PAX7SYAA	O	6	2	Ecrit Rapport	0,66	Ecrit	0,68	Oui	0,66	Ecrit ou oral	0,68	15			42					
						Ecrit TP	0,66			Oui	0,66											
Alimentation à découpage	CSEE	PAX7SYAB	O	3	1			Ecrit	1			Ecrit ou oral	1			24						
Composants passifs	CSEE	PAX7SYAC	O	3	1	Ecrit rapport	0,33	Ecrit	0,67	Oui	0,33	Ecrit ou Oral	0,67	15	6		4					
Traitement du signal et compatibilité électromagnétique	CSEE	PAX7SYAD	O	6	2																	
						Ecrit TP	0,36			non		Ecrit ou Oral	0,36	10,5			15					
						Ecrit	0,28			oui	0,28											
						Ecrit rapport	0,16			oui	0,16											
Compatibilité électromagnétique						Ecrit rapport	0,4	Ecrit	0,8	oui	0,4	Ecrit	0,8				39					
Langages de programmation (C, C++, Python)	CSEE	PAX7SYAE	O	3	1	Ecrit TP	0,3	Ecrit ou TP	0,5	Oui	0,3	Ecrit ou TP	0,5	9			24					
						Ecrit rapport	0,2			Oui	0,2											
Composant semiconducteur MOSFET	CSEE	PAX7SYAF	O	3	1	Ecrit TP	0,33	Ecrit	0,67	Oui	0,33	Ecrit ou Oral	0,67	9	9		4					
Anglais ou FLE	CSEE	UIW7PAN1	O	3	1	Selon les Modalités du SDL																
Projet robotique : Asservissement numérique sur FPGA		PAX7ISAA	O	3	1	Rapport et/ou Démo	0,5	Oral	0,5	Oui	0,5	Oral	0,5	1,5			24					
Total ECTS / Semestre					30													Total Nbre d'heures	60,00	15,00	63,00	137,00

Commentaires :

En cas de circonstances exceptionnelles affectant le déroulement normal des examens, des adaptations des modalités d'évaluation pourront être mises en place après vote par les instances concernées

Année de la Formation/Domaine/Mention : M1 ELECTRONIQUE, ENERGIE ELECTRIQUE, AUTOMATIQUE						Code Diplôme : PAMEEA1		Date approbation Conseil composante : 29/06/2023									
Parcours-type : MICROELECTRONIQUE-INTEGRATION DES SYSTEMES TEMPS REELS EMBARQUES						Code VDI : 112		Date approbation CSPM : 06/07/2023									
Parcours pédagogique (le cas échéant) :						Code Etape : PAM1IS		N° de version dans l'accréditation : 3									
Responsable de la Formation : PERNOT Julien						Code VET : 221		Régime Formation									
Responsable de l'Année : MEYER Cédric								Modalité Formation									
Intitulé des UE et/ou des Blocs de Connaissances et de Compétences (le cas échéant, les intitulés des EC et des matières sous les UE)	Cours mutualisés (le cas échéant)	Code Apogée	Nature de l'UE	ECTS	Coefficient (1) + (2)	CONTRÔLE DES CONNAISSANCES ET COMPETENCES								NOMBRE D'HEURES			
						1ère session				Session de rattrapage				CM	TD	CM/TD	TP
						Contrôle Continu (CC)	Coef.(1) ou %	Examen Terminal (ET)	Coef. (2) ou %	Contrôle Continu: report	Coef. (1) ou %	Examen terminal	Coef. (2) ou %				
SEMESTRE 8																	
SISO Feedback control		PAX8EEAA	O	3	1	TP	0,4	Ecrit	0,6	Oui	0,4	Ecrit	0,6	15	9		15
Systèmes Intégrés analogiques et mixtes		PAX8ISAA	O	3	1	Ecrit TP	0,33	Ecrit	0,67	Oui	0,33	Ecrit ou Oral	0,67	9	3		12
Internet des objets (IoT)		PAX8ISAB	O	3	1	TP	0,4			Oui	0,2	Ecrit ou TP	0,5			10,5	16
						TP Rapport	0,1			Oui	0,05						
						Ecrit ou TP	0,5			Oui	0,25						
Systèmes de transmission analogique et numérique		PAX8ISAC	O	3	1	Ecrit rapport	0,17	Ecrit	0,66	Oui	0,17	Ecrit ou Oral	0,66	11	7		12
						E Dev maison	0,17			Oui	0,17						
Systèmes d'exploitation temps réels (OS, RTOS)		PAX8SEAC	O	3	1	TP Quizz	0,4			Oui	0,2	Ecrit ou TP	0,5	9		0	18
						TP Rapport	0,1			Oui	0,05						
						Ecrit ou TP	0,5			Oui	0,25						
Conception en micro-nano électronique		PAX8ISAD	O	3	1	Ecrit TP	0,5	Ecrit	0,5	Oui	0,5	Ecrit ou Oral	0,5	6			18
*Projet robotique : PSoC		PAX8ISAE	O	3	1	Rapport et/ou Démo	0,5	Oral	0,5	Oui	0,5	Oral	0,5				24
*Projet robotique : Libre		PAX8ISAG	O	3	1	Rapport et/ou Démo	0,5	Oral	0,5	Oui	0,5	Oral	0,5				24
*Les deux UE de projet robotique sont remplacées par des cours et un projet (6 ECTS) dans la thématique durabilité et cyber-sécurité en microélectronique pour les étudiants inscrits à la graduate school SUMMIT.																	
Stage		PASE8TAA	O	6	2	Rapport Stage	0,5	Oral	0,5	Non		Pas de seconde session					
				Total ECTS / Semestre	30					Total Nbre d'heures				50,00	19,00	10,50	139,00

En cas de circonstances exceptionnelles affectant le déroulement normal des examens, des adaptations des modalités d'évaluation pourront être mises en place après vote par les instances concernées